



சப்ரகமுவ மாகாணக் கல்வித் திணைக்களம்

தகவல் தொடர்பாடல் தொழில்நுட்பவியல்

தரம் - 10

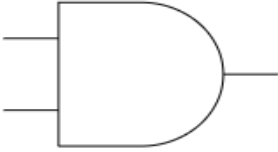
மொழிபெயர்ப்பு: M.M.F.பஹீமா (கே/தெஹி/ நாபாளை மு.ம.வி.)

தேர்ச்சி 4.0 தர்க்கவியல் வாயில்கள் உடன் (Logic gates) பயனளிக்கும் வகையில் வேலை செய்யும்போது பூலியன் தருக்கவியலை பாவிப்பார்

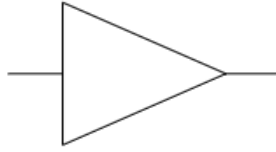
தேர்ச்சி மட்டம் - 4.1 அடிப்படை தர்க்கவியல் இயக்கிகளை (Operator) இனங்காண்பார். மற்றும் அவற்றின் தொழிற்பாடுகளை காட்டுவதற்கு உண்மை அட்டவணைகளை வரைவார்.

பாடப்புத்தகத்தின் 125 முதல் 139 வரையான பக்கங்களைப் படித்து விடையளிக்குக.

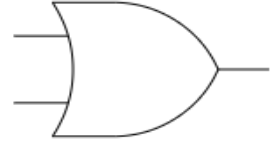
1. தர்க்க வாயில்களைக் குறிப்பிடுக.
2. கீழே உள்ள அடிப்படை தர்க்க வாயில்களைப் பெயரிட்டு, அவற்றிற்கான உண்மை அட்டவணையை வரையவும்.



A

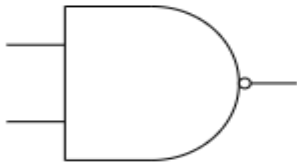


B

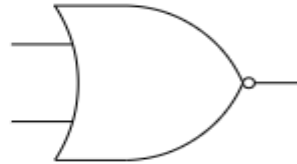


C

3. கீழே உள்ள கூட்டுத் தர்க்க வாயில்களைப் பெயரிட்டு, அவற்றிற்கான உண்மை அட்டவணையை வரையவும்.



D



E